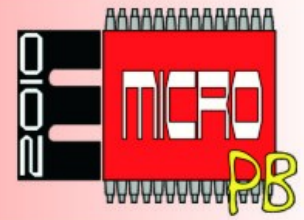


## ESCOLA DE MICROELETRÔNICA DA PARAÍBA 2010



### DADOS DO PALESTRANTE

**Nome:** José Alexandre Diniz

**Filiação:** Centro de Componentes Semicondutores (CCS) e Fac. de Eng. Elétrica e de Computação (FEEC) da UNICAMP

**CV:** O Prof. José Alexandre Diniz tornou-se Bacharel em Física, em 1988, Mestre e Doutor em Engenharia Elétrica, com especialidade em microeletrônica, em 1992 e 1996, respectivamente. Todos os títulos foram obtidos na UNICAMP. Entre 1998 e 1999, fez pós-doutorado no Laboratório de Pesquisas em Dispositivos da UNICAMP. Durante o pós-doutorado, entre Janeiro e Fevereiro de 1998, esteve na University of Florida-USA, como pesquisador visitante. Entre 1999 e 2002, foi contratado como pesquisador do CCS/UNICAMP. Em 2002, tornou-se Professor Doutor da FEEC/UNICAMP, por meio de concurso público, e continuou as suas pesquisas no CCS/Unicamp. Desde 2006 é Diretor Associado do CCS. Desde 2007, por meio de concurso público, é Professor Associado da FEEC. Trabalha, desde 1989, com processos de fabricação de componentes semicondutores e de estruturas nano e micro-eleto-mecânicas. Tem 22 trabalhos publicados em revistas internacionais e mais de 80 trabalhos publicados em anais de conferências.

**Apresentação:** Processo de Fabricação de Circuitos Integrados em Tecnologia CMOS

**Resumo:** Neste mini-curso, serão apresentadas a necessidade da utilização da tecnologia CMOS e as etapas de fabricação de inversores CMOS, tais como: litografia, oxidação, implantação de íons, deposição de metais e de silício policristalino.